

## ハード部仕様

1. 電源 供給電源電圧 CPU消費電流 (ALL I/O OFF) 最大消費電流 サージ保護 センサ用内部電源	12V~15V AC / DC 0.1A 0.7A 内部保護 12V DC / 0.3A MAX
2. CPU 最大プログラム容量 プログラム記憶時間 プログラム演算サイクル数 平均演算処理速度	400 ステップ 内臓 EEPROM 100 年 100,000 サイクル 12 $\mu$ sec / ステップ
3. 使用環境 周囲温度 周囲湿度	0 ~ 70 $^{\circ}$ C 20 ~ 90 %RH (但し結露なきこと)
4. 入力信号 入力信号点数 入力電圧 Logic 0 入力電圧 Logic 1	16 点 オープンサーキット 8.5V~+30V DC 0V ~+4V DC
5. 出力信号 出力信号点数 アイソレート出力 最大接点負荷 UL / CSA 規格	12 点 アイソレート リレー 出力 10A 250V AC / 30V DC 規格準拠
6. インターフェイス	RS-232C / RS-485
7. 外形寸法	165 (L) $\times$ 105 (W) $\times$ 30 (H)
8. 総重量	400g

## ソフトウェア部仕様

1. 内部リレー (Internal Relay)	128 点 初列 1~32 点は電源OFF時、その時の状態を保持(キープ)。 [DIP-SW 1 ON 設定]
2. タイマー (Timer)	20 点 タイマ設定 0.1~999.9 sec 初列 1~8 点は電源OFF時、その時の状態を保持(キープ)。 [DIP-SW 1 ON 設定]
3. カウンタ (Counter)	20 点 カウンタ設定 0~9999 初列 1~8 点は電源OFF時、その時の状態を保持(キープ)。 [DIP-SW 1 ON 設定]
4. シーケンサ命令 (Sequencer) [ステップ シーケンサ]	8 種類(1~8)シーケンサ / 各々32(0~31)ステップ ステップシーケンサ/各々32ステップ要素はラダー図上にNC/NO接点共に設定可能。
5. 特殊ビット (Special Bit)	6 種類 クロック パルス ビット パルス周期 / 0.01s 0.02s 0.1s 1.0s 1min ファースト スキャン パルス / ノーマリー ON フラッグ
6. 特殊機能命令 (Special Function)	
a) リバーシブル カウンタ (Reversible Counter)	リバーシブル カウンタは(20点)すべての通常カウンタに設定可能で、初期値[0]から設定値までの数値を加算(アップ)/減算(ダウン)カウントできます。
b) ラッチ/クリアー リレー (Latch/Clear Relay)	ラッチ/クリアーリレーは(128点)すべての内部リレーおよび(24点)出力ビットに設定可能でラッチ命令によって一度[ON]状態になったコイルは、クリアー命令になるまで、その状態を維持します。
c) アドバンス/リセット シーケンス (Advance/Reset Sequencer)	アドバンスシーケンサはステップシーケンスを起動し、リセットシーケンサで解除します。またステップ#0命令でステップシーケンサのステップを[#0]に設定します。
d) インターロック 開始/終了 (Interlock Begin/End)	ラダー プログラム上で、インターロック開始[[lock]と終了[[loff]で指定した区間のすべての出力信号を[OFF]にします。タイマーリセット、また他の命令も実行しません。
e) ディファレンシエイト アップ/ダウン (Differentiate Up/Down) [立上りパルス/立下りパルス]	ディファレンシエイト アップ/ダウンは(128点)すべての内部リレーおよび(24点)出力に設定可能で、ディファレンシエイトアップはその実行状態が[Logic0]から[Logic1]に移行するとき、コイルをワンスキャンタイムのみ実行します。また、ディファレンシエイトダウンはその実行状態が[Logic1]から[Logic0]に移行するとき、コイルをワンスキャンタイムのみ実行します。
f) マスター リセット (Master Reset)	シングル機能で、すべてのリレーや出力ビットをゼロクリアーします。タイマー/カウンタ/シーケンサをすべてリセットし動作初期状態にします。